

A-880

SERVICE NOTES

First Edition

SPECIFICATIONS

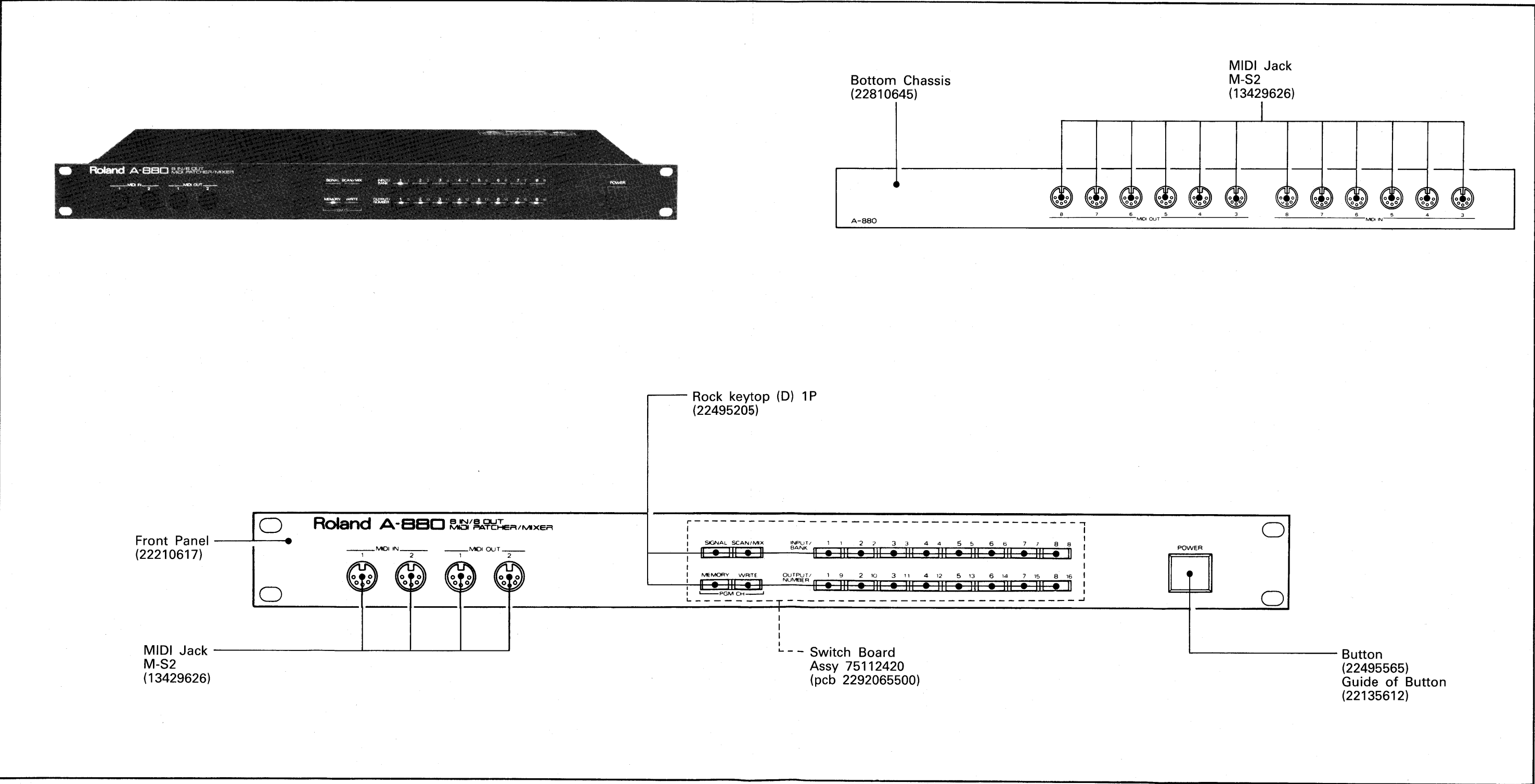
ERRATA & SUPPLEMENT is attached at the end of the page.
最終頁に正誤表&追加情報があります。

Connectors	MIDI in x 8
	MIDI out x 8
Patch memory	64 patches
Dimensions	482(W) x 44(H) x 286(D)
Weight	2kg/4 lb. 7oz
Power Consumption	5W

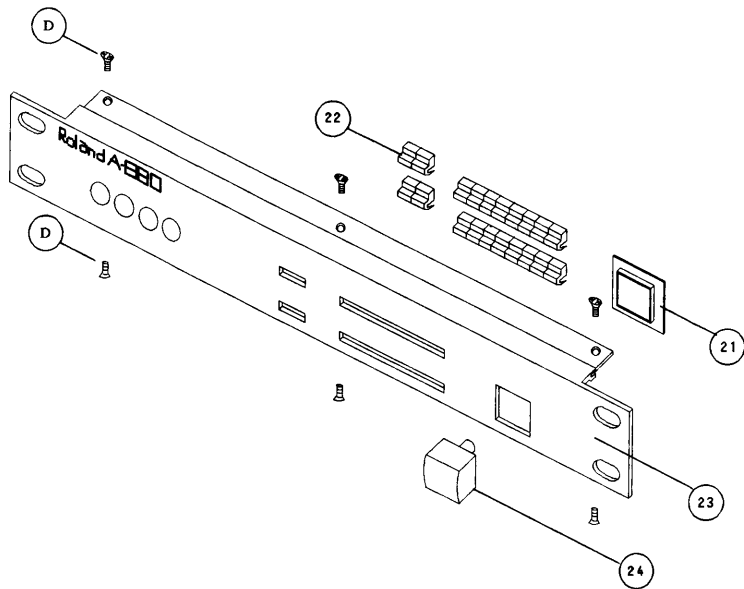
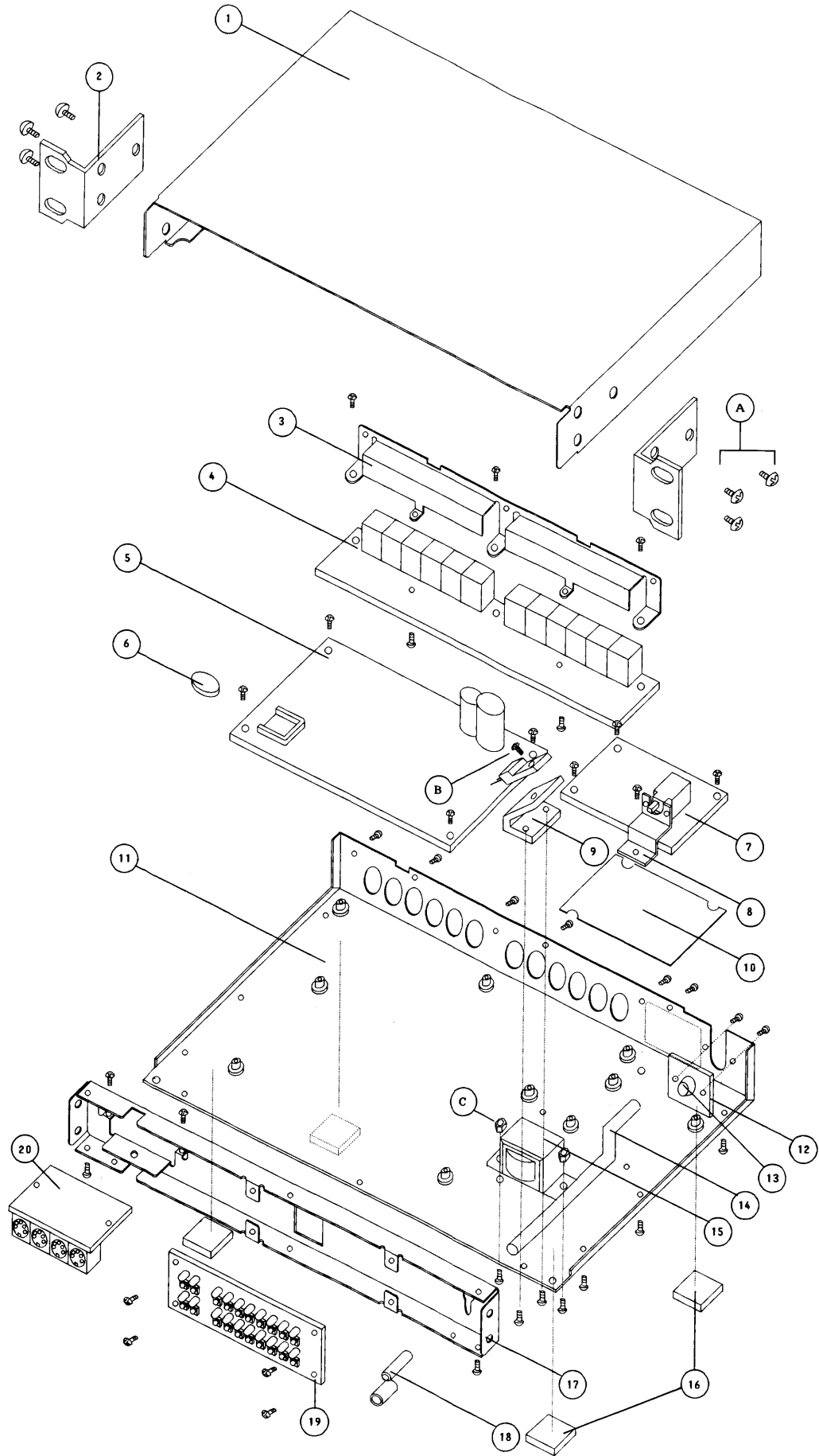
TABLE OF CONTENTS

SPECIFICATION
EXPLODED VIEW
PARTS LIST
CIRCUIT DIAGRAM
MAIN BOARD
BLOCK DIAGRAM
CIRCUIT DESCRIPTION
IC DATA
TEST MODE

目次	Page
仕様	1
分解図	2
パーツリスト	3
回路図	4
基板図	5
ブロック図	6
回路説明	6
IC データ	7
検査仕様	9



EXPLODED/分解図



PARTS		Name of Parts
No.	Parts Cord	
1	22020414	Top Cover
2	22123568	Right Angle Bracket
3	22200254	MIDI Jack Holder 12P
4	75112410 2/4	Jack Board Assy
5	75112410 1/4	Main Board Assy
6	12569410	Lithium Battery "CR-2032 1HS"
7	75112410 4/4	PS Board Assy
8	22200251	Power Switch Holder
9	22460171	Heat Sink #171
10	22020875	Insulation Sheet
11	22810645	Bottom Chassis
12	22190942	Cord Bushing Bracket (117V)
12	22190943	Cord Bushing Bracket (100/220/240V)
△13	12369531	Cord Bushing KR-51 (240V)
△	12369532	Cord Bushing KR-61 (117V)
△	12369533	Cord Bushing KF-41 (100/240V)
14	22140229	Arm "229"
△15	22450549N0	Power Transformer #543U (100/117V)
△	22450550D0	Power Transformer #550D (220/240V)
16	22350313	Foot
17	22810646	Front Chassis
18	22150410	Sleeve #410
19	75112420	Switch Board Assy
20	75112410 3/4	Front Jack Board Assy
21	22135612	Guide of Button
22	22495205	Rack Keytop(D) 1P
23	22210617	Front Panel
24	22495565	Button

- SCREWS
- A 4 x 8 mm binding S-tight FeBc (w/tooth washer)
 - B 3 x 8 mm binding S-tight FeCm
 - C M3 Nut
 - D 3 x 6 mm flat countersuck S-tight FeBc
- All screws expect A-D
3 x 8 mm binding S-tight FeBc (w/tooth washer)

SAFETY PRECAUTIONS:
The parts marked △ have safety-related characteristics.
Use only listed parts for replacement.

安全上の注意:
△が付いている部品は、安全上特別な規格でつくられたものです。
交換の際は、指定された部品番号以外の部品は使わないようにして
下さい。

PARTS LIST

SAFETY PRECAUTIONS:

The parts marked $\triangle$ have safety-related characteristics.

Use only listed parts for replacement.

安全上の注意:

$\triangle$ が付いている部品は、安全上特別な規格でつくられたものです。

交換の際は、指定された部品番号以外の部品は使わないようにして下さい。

CASING		
22020414	Top Cover	
22810645	Bottom Chassis	
22810646	Front Chassis	
22210617	Front Panel	
22123568	Right Angle Bracket	
22135612	Guide of Button	
22200251	Power Switch Holder	
22350313	Foot (square mat)	
22020875	Fiber #875	Insulation Sheet
22140229	Arm # 229	Power SW-Sleeve #410
22150410	Sleeve #410	Arm # 219-Button
22200253	MIDI Jack Holder 4P	Front Jack Board
22200254	MIDI Jack Holder 12P	Jack Board
22460171	Heat Sink # 171	Main Board
PCB		
75112410	Main Board Assy Main Board (pcb 2292065600 1/4) for Replacement includes the following. 補修用のメイン基板は、下記の基板を含みます。 Jack Board (pcb 2292065600 2/4) Front Jack Board (pcb 2292065600 3/4) PS Board (pcb 2292065600 4/4)	
75112420	Switch Board Assy(pcb 2292065500)	
BUTTON		
22495565	Button	POWER
22495205	Rack Keytop(D) 1P	All Button expect "POWER"
SWITCH		
△13129149	ESB-99902S	PS Board SWitch 1
13129740	EVQ-QVT 05G	All Switch on Switch Board
JACK		
13429626	M-S2	All MIDI Jack on Jack board & Front Jack Board
POWER TRANSFORMER		
△22450549N0	Transformer # 543U	100/117V
△22450550D0	Transformer # 550D	220/240V
IC		
15179203	HD63B03RP	CPU(Main Board)
15449170		A-880 ROM (Main Board)

NOTE: Any one of three types (64K, 128K, or 256K EP-ROM) may be supplied for Replacement.
The PCB pattern on Main Board has been designed for any of them.

注) EP ROM は、64K, 128K, 256K のうち、どれかを配給します。基板パターンはどれでも使えるようになっています。

15229876	MB672170	Gate Array(Main Board)
15179211	HD63B50P	ACIA (Asynchronous Communications Interface Adapter) (Main Board)
15179372	TC5564APL-15	64Kbit S-RAM(Main Board)

15169515	TC74HC00P	Quad 2Input Nand Gate(Main Board)
15189147	NJM-072D	Dual OP Amp
15219183	M51953AL	Reset IC(Main Board)
15199149	M5F-7805L-01	+5V Voltage Regulator (Main Board)
15229720	PC9D10	Dual Optoisolater (Jack Board & Front Jack Board)

TRANSISTOR		
15129172	DTC-114T	
15129193	DTA-114ES	

DIODE		
15019125	1SS-133	All Diode expect D15 on Main Board
15019243	1B4B1	Rectifier Bridgi (D15 on Main Board)
15029224	SLR-55 MC 3F	LED(red)
15029265	SLR-55 MC 3F	LED(green)

X'TAL		
12389803	HC18/U 8MHz	

COIL		
12399501M1	BL02RN2-R62	EMI Filter
$\triangle$ 12449337	ELF18D212Z	Line Filter (1mH) (PS Board)

CAPACITOR		
13639154S0	1000uF/16V	electro (C46 on Main Board)
13639175S0	2200uF/25V	electro (C44 on Main Board)

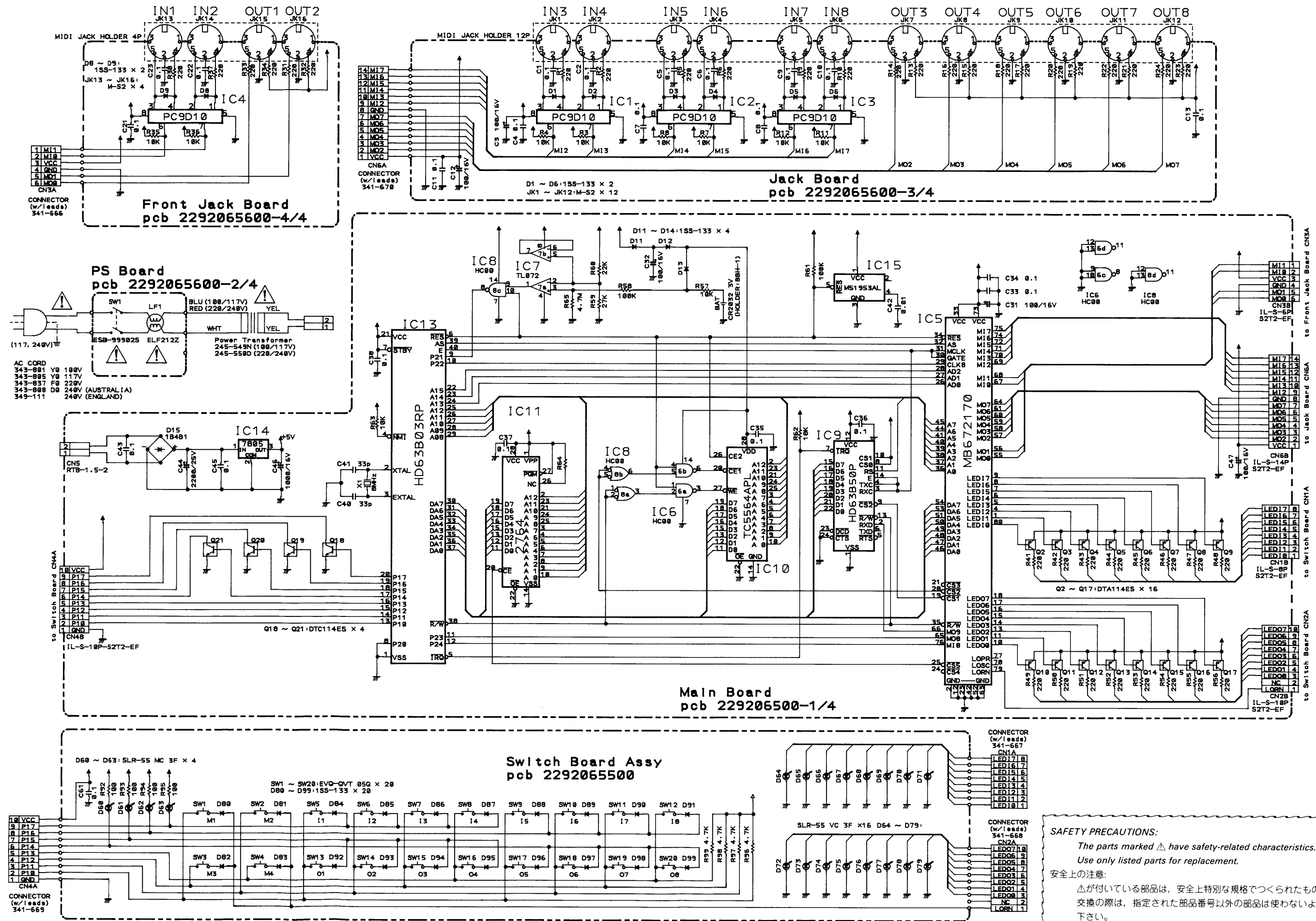
CONNECTOR		
12199570	BBH-1	Battery Holder
13439335	IL-S-6P-S2T2-EF	6P (Main Board)
13439297	IL-S-8P-S2T2-EF	8P (Main Board)
13439298	IL-S-10P-S2T2-EF	10P (Main Board)
13439338	IL-S-14P-S2T2-EF	14P (Main Board)
13429262	RTB-1.5-2	

CONNECTOR (w/leads)		
23410666	341-666	6P (Main Board-Front Jack Board)
23410667	341-667	8P (Main Board-Switch Board)
23410668	341-668	10P (Main Board-Switch Board)
23410669	341-669	10P (Main Board-Switch Board)
23410670	341-670	14P (Main Board-Jack Board)

AC CORD		
$\triangle$ 13439801Y0	VFF 2/O.75SQ 2.5m	100V
$\triangle$ 13439805Y0	SJT-#3/18 2.5m	117V
$\triangle$ 13439837F0	P-2115 ES-206 2.5m	220V
$\triangle$ 13449111	UK Moulding Cord	240V (England)
$\triangle$ 13439808D0	KP-550 LTSA-3 2.5m	240V (Australia)

MISCELLANEOUS		
$\triangle$ 12369531	KR-51 Cord Bushing	240V
$\triangle$ 12369532	KR-61 Cord Bushing	117V
$\triangle$ 12369533	KF-41 Cord Bushing	100/220V
22190942	Cord Bushing Bracket	117V
22190943	Cord Bushing Bracket	100/220/240V
12569410	Lithium Battery (+3V)	CR 2032-1HS

CIRCUIT DIAGRAM 回路図

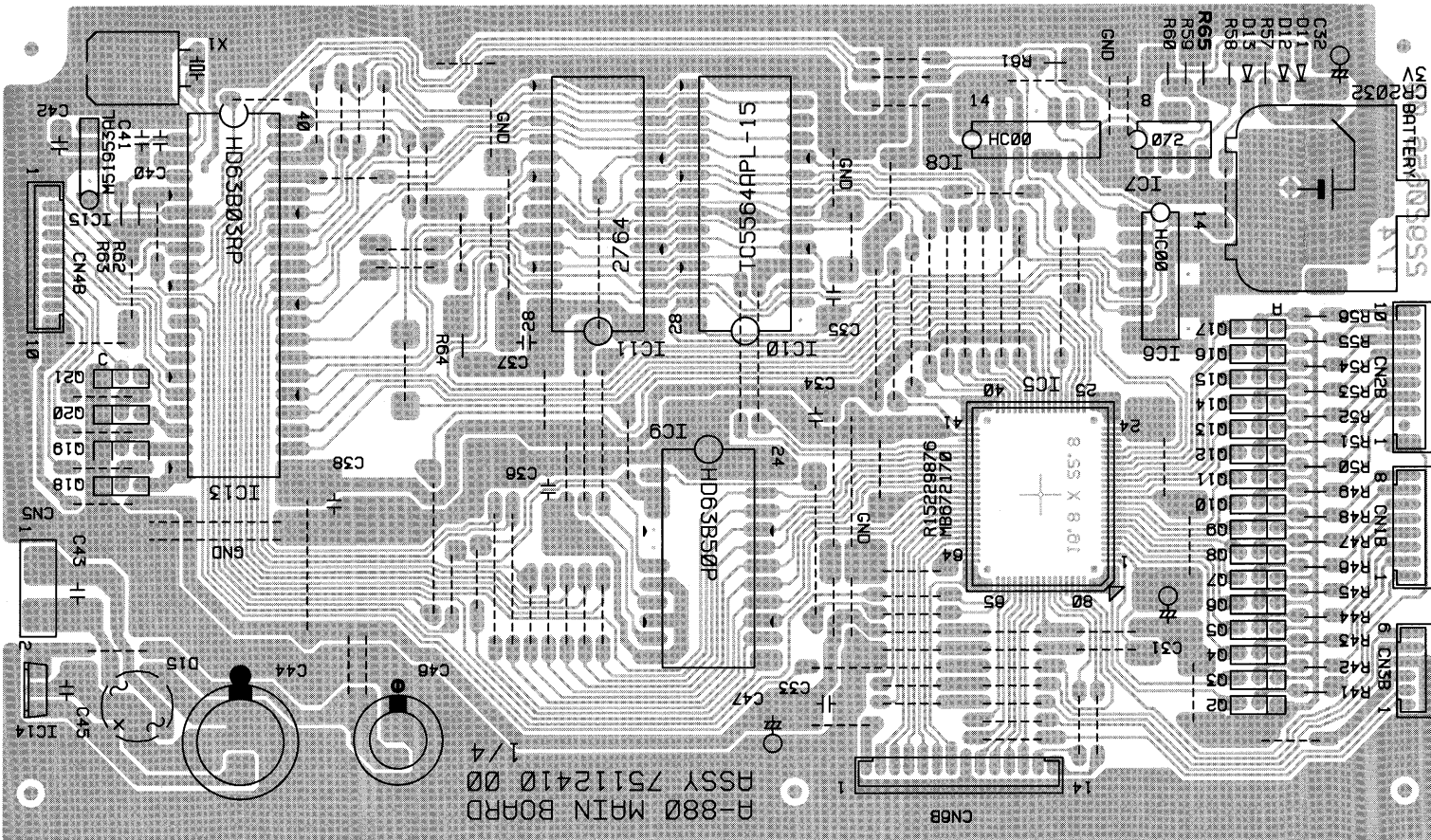


1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29

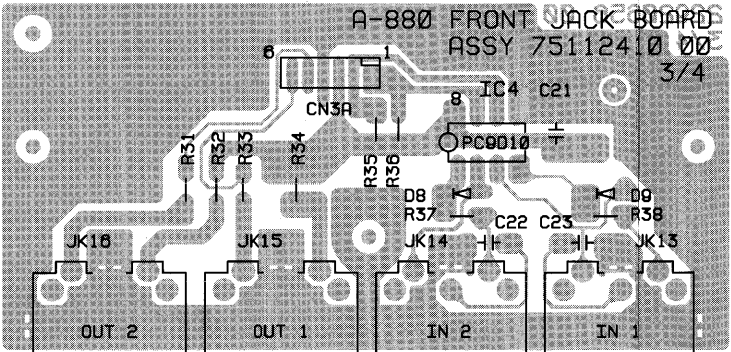
A
B
C
D
E
F
G
H
I
J
K
L
M
N
O
P
Q
R
S
T
U

REPLACEMENT (補修用)	
75112410	Main Board Assy
Main Board (pcb 2292065600 1/4) for Replacement includes the following.	
補修用のメイン基板は、下記の基板を含みます。	
Jack Board	(pcb 2292065600 2/4)
Front Jack Board	(pcb 2292065600 3/4)
PS Board	(pcb 2292065600 4/4)

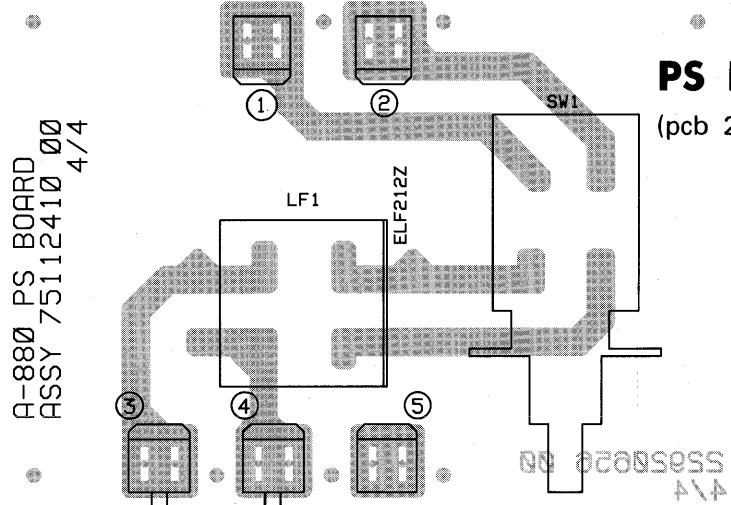
MAIN BOARD
(pcb 2292065600 1/4)



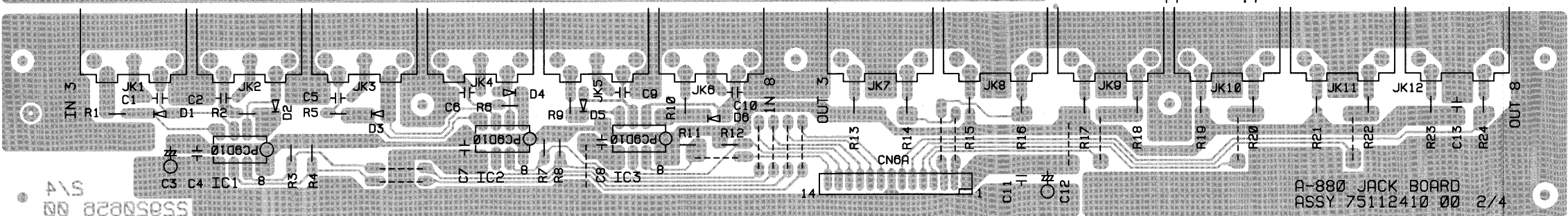
FRONT JACK BOARD
(pcb 2292065600 3/4)



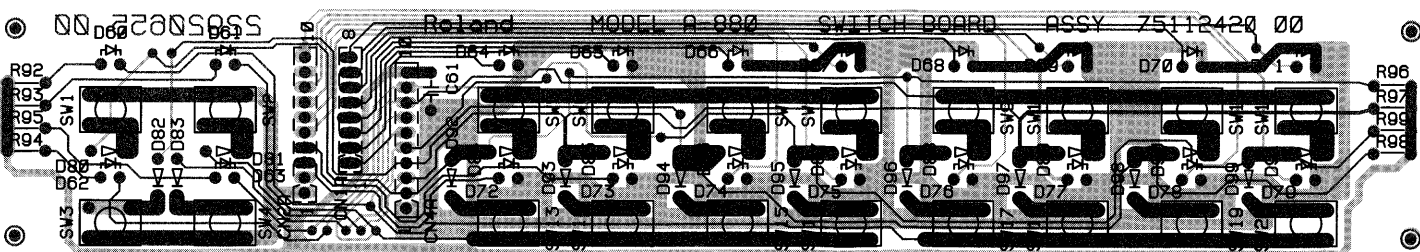
PS BOARD
(pcb 2292065600 4/4)



JACK BOARD
(pcb 2292065600 2/4)



SWITCH BOARD
ASSY 75112420
(pcb 2292065500)



ADVARSEL!
Lithiumbatteri. Eksplosionsfare.
Udskiftning må kun foretages af en sagkyndig,
og som beskrevet i servicemanual.

Lithium batteri må kun udskiftes med samme type og fabrikat.

ADVARSEL!
Lithiumbatteri. Fare for eksplotion.
Måbare skiftes av kvalifisert tekniker som
beskrevet i servicemanualen.

Lithium batteri må kun utskiftes med samme type og fabrikat.

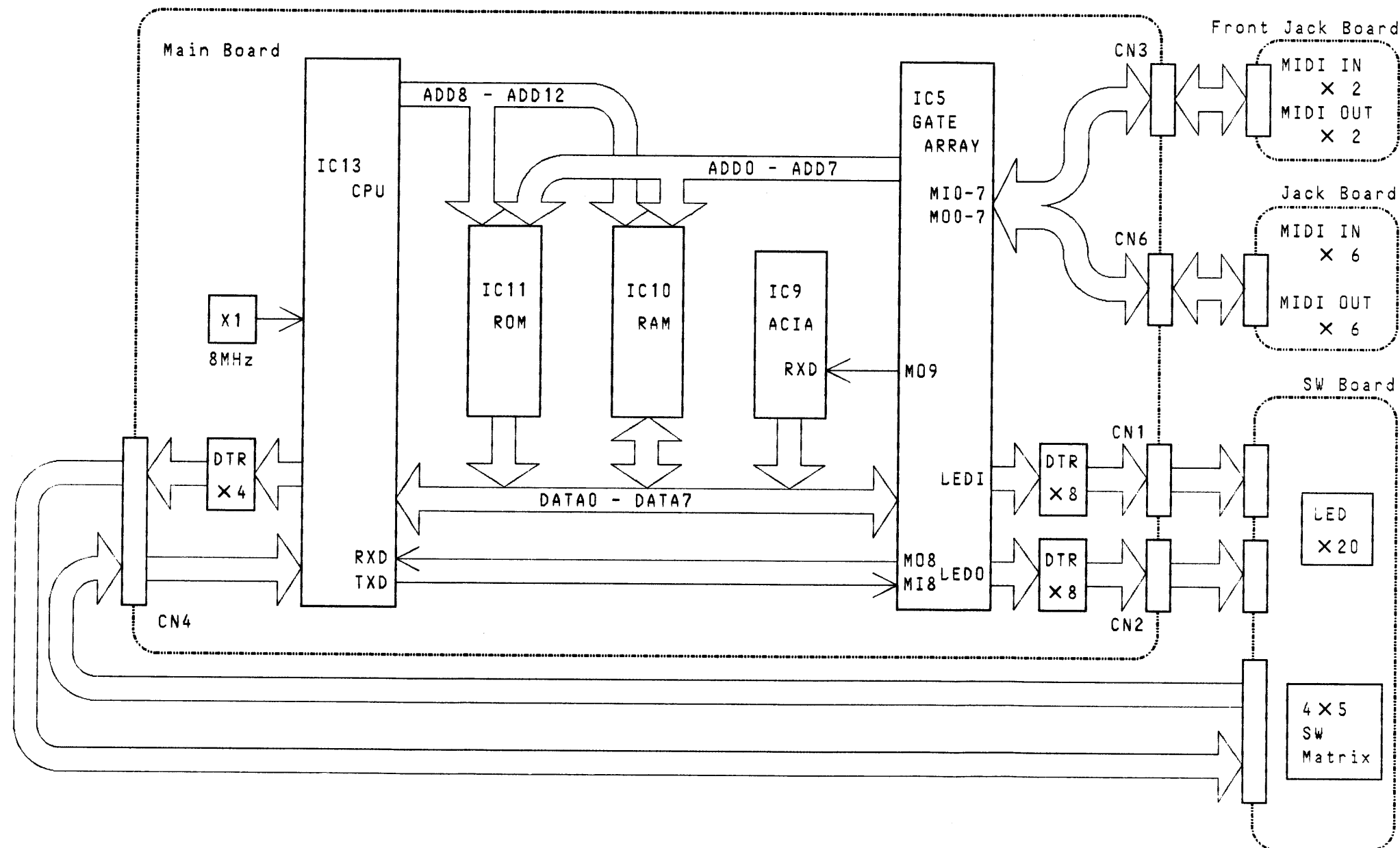
VARNING!
Lithiumbatteri. Explosionsrisk.
Får endast bytas av behörig servicetekniker.
Se instruktioner i servicemanualen.

Lithium batteri för endast ersättes med samme typ och fabrikat.

VAROITUS!
Lithiumparisto. Räjähdyksvaara.
Pariston saa vaihtaa ainoastaan
alan ammottimies.

Kun vaihat lithium pariston KÄYTÄ saman valmistajan samaa tyyppiä.

BLOCK DIAGRAM ブロック図



CIRCUIT DESCRIPTION

The A-880 is an 8-In/8-Out MIDI mixer/patcher employing Roland custom-made IC MB682170. For easier understanding of the A-880 circuit function, explanation on the gate array (IC5, MB682170) comes first. Each of the ten output terminals MO 0-09 connects to a 9-to-1 multiplexer which selects among MI 0-18.

Output terminals LED 10-17 connect to MI 0-7 via a MUX, respectively; or is switched to the CPU data bus (DA 0-7) through an 8-bit latch. The same applies to output terminals LED 00-07.

The gate array also provides latches, a decoder and a counter for the use of CPU, IC13, on the Main board, as peripheral devices.

The CPU data bus (D0-D7) connects to IC11 (ROM), IC10 (RAM), IC9 (ACIA) and IC5 (gate array). The addresses A0-A7 are placed on the CPU data bus and taken into IC5 by the internal latches and then supplied to IC10 and IC11. The address A8-A12 are directly supplied to RAM and ROM from the CPU. The CPU accepts MIDI serial data streams from MO8 and MO9 through the internal RXD and the RXD of IC9, ACIA (Asynchronous Communications Interface Adapter). After mixing or processing these data, the CPU outputs the results from its TXD pin.

MIDI data IN/OUT connecting to the gate array, IC5 are: 8 MIDI IN jacks and CPU TXD to MI0-18; and 8 MIDI OUT jacks, CPU RXD and ACIA RXD to MO0-09. These inputs are combined or mixed in the gate array and selected MIDI inputs are then output to the outside world.

回路説明

A-880の回路について触れる前に、まずゲートアレイ MB682170の内容を説明します。

MO0-MO9の各出力端子は、それぞれが9入力マルチプレクサを持ち、MI0-MI8の9つの入力端子の中から1つを選んで出力します。

LEDI0-LEDI7, LEDO0-LEDO7の各出力端子は、同じ番号のMI端子、MO端子からの信号をそのまま出力しますが、ラッチを介してデータバスから取り入れたデータを出力する事も出来ます。

また、ラッチ・デコーダー・カウンタなど、CPU周辺回路も内蔵しています。

A-880はこのMB682170を使用し、8入力/8出力のMIDIミキサー/パッチャーを構成しています。

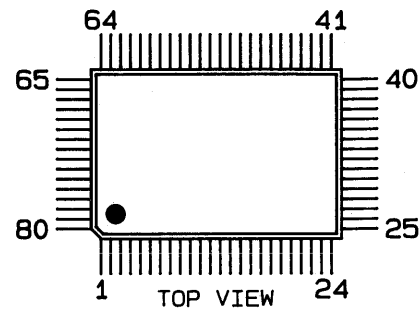
データ・バス(D0-D7)はCPUから、ROM、RAM、ACIA、ゲートアレイへ接続されています。ゲートアレイでは、内部のラッチによりデータ・バスからA0-A7を分離し、出力します。一方、CPUからは直接A8-A12を出力し、両方を合わせて、A0-A12として、ROM、RAMへ与えています。

また、CPUは、ACIAのRXD(シリアル入力)を利用する事により、自分自身のと合わせて、2つのRXDを持っており、そこから入ってきたMIDIデータをミックスし、あるいは加工して、自分自身のTXDから出力します。

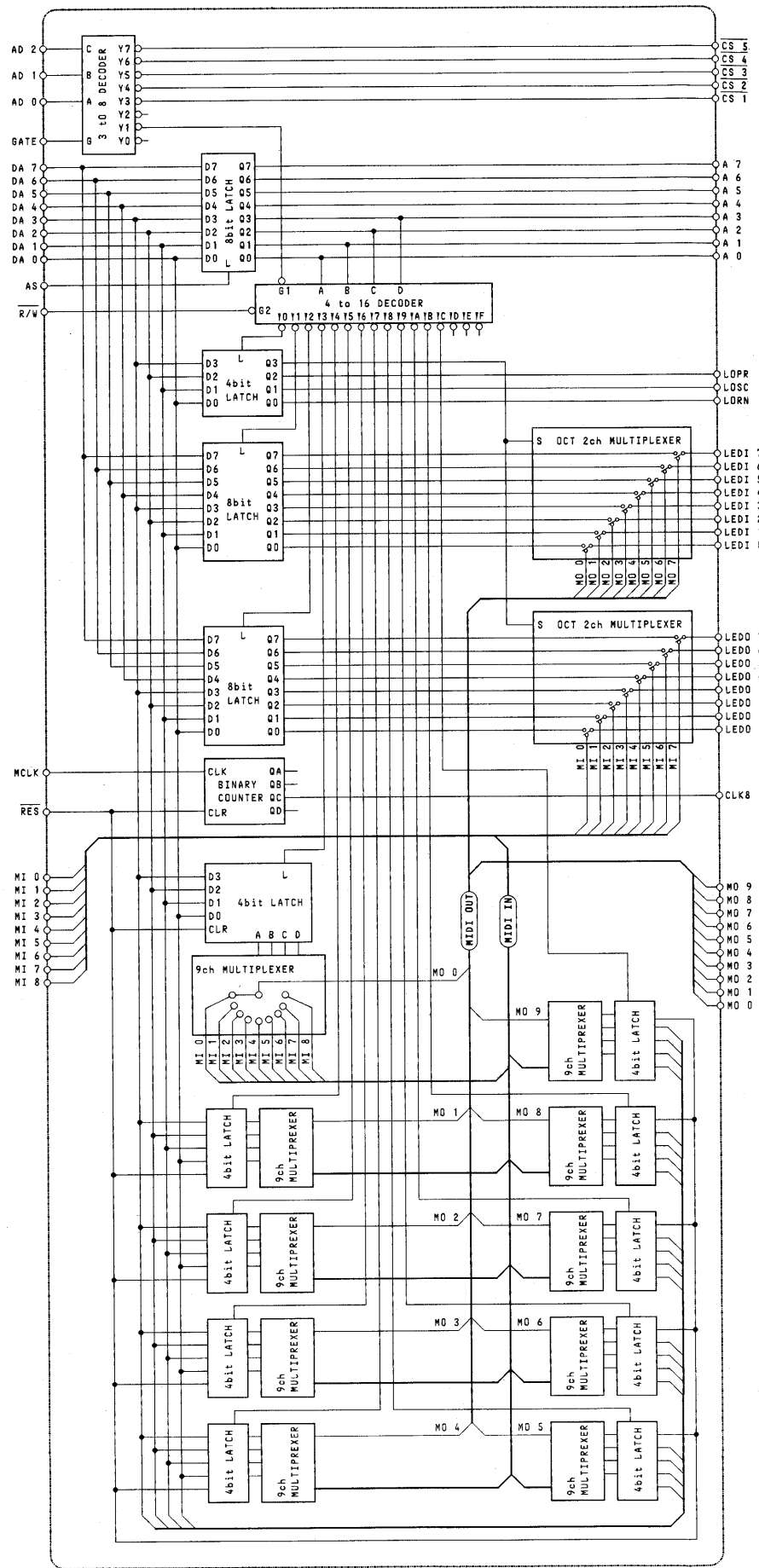
ゲートアレイ(IC5)の、MI0-MI8端子には8つのMIDI INジャックと、CPUのTXDが、MO0-MO9端子には8つのMIDI OUTジャックと、CPU及びACIAのRXDが接続され、ゲートアレイ内部で、各入出力を任意の組合せに設定します。

IC DATA

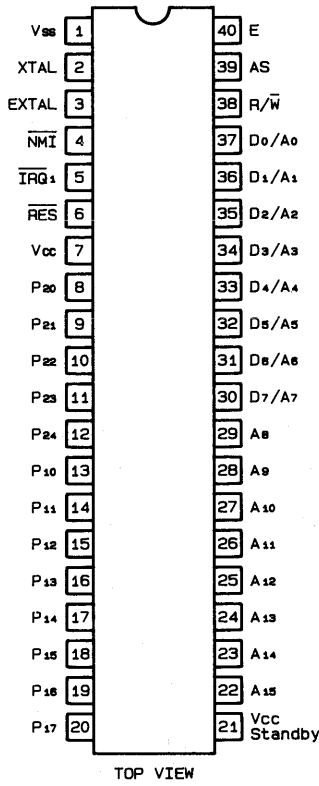
Gate Array
MB672170



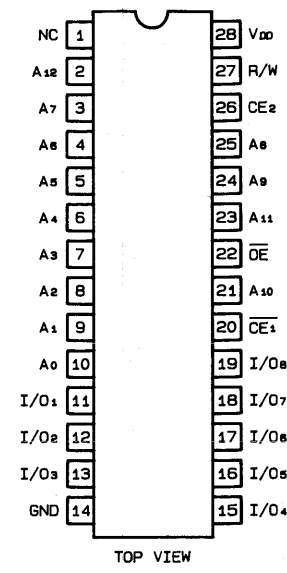
PIN No.	SIGNAL NAME	I/O	PIN No.	SIGNAL NAME	I/O
1	LED I 1	O	41	A 5	O
2	GND		42	GND	
3	NC.		43	NC.	
4	LED I 2	O	44	A 6	O
5	LED I 3	O	45	A 7	O
6	LED I 4	O	46	DA 0	I
7	LED I 5	O	47	DA 1	I
8	LED I 6	O	48	DA 2	I
9	LED I 7	O	49	DA 3	I
10	LED O 0	O	50	DA 4	I
11	LED O 1	O	51	DA 5	I
12	GND		52	GND	
13	LED O 2	O	53	DA 6	I
14	LED O 3	O	54	DA 7	I
15	LED O 4	O	55	MO 0	O
16	LED O 5	O	56	MO 1	O
17	LED O 6	O	57	MO 2	O
18	LED O 7	O	58	MO 3	O
19	CS 1	O	59	MO 4	O
20	CS 2	O	60	MO 5	O
21	CS 3	O	61	MO 6	O
22	NC.		62	NC.	
23	GND		63	GND	
24	CS 4	O	64	MO 7	O
25	CS 5	O	65	MO 8	O
26	AD 0	I	66	MO 9	O
27	AD 1	I	67	MI 0	I
28	AD 2	I	68	MI 1	I
29	CLK 8	O	69	MI 2	I
30	GATE	I	70	MI 3	I
31	MCLK	I	71	MI 4	I
32	AS	I	72	MI 5	I
33	Vcc		73	Vcc	
34	RES	I	74	MI 6	I
35	W/R	I	75	MI 7	I
36	A 0	O	76	MI 8	I
37	A 1	O	77	LOPR	O
38	A 2	O	78	LOSC	O
39	A 3	O	79	LORN	O
40	A 4	O	80	LED IO	O



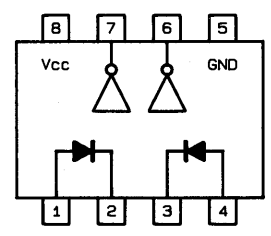
CPU
HD63B03RP



S-RAM
TC5564APL-15

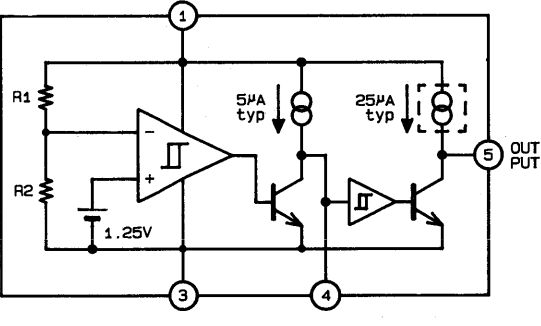


DUAL OPTOISOLATION
PC9D10

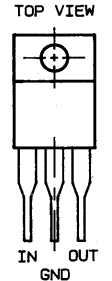


- 1 Anode
- 2 Cathode
- 3 Cathode
- 4 Anode
- 5 GND
- 6 Vcc
- 7 Vcc
- 8 Vcc

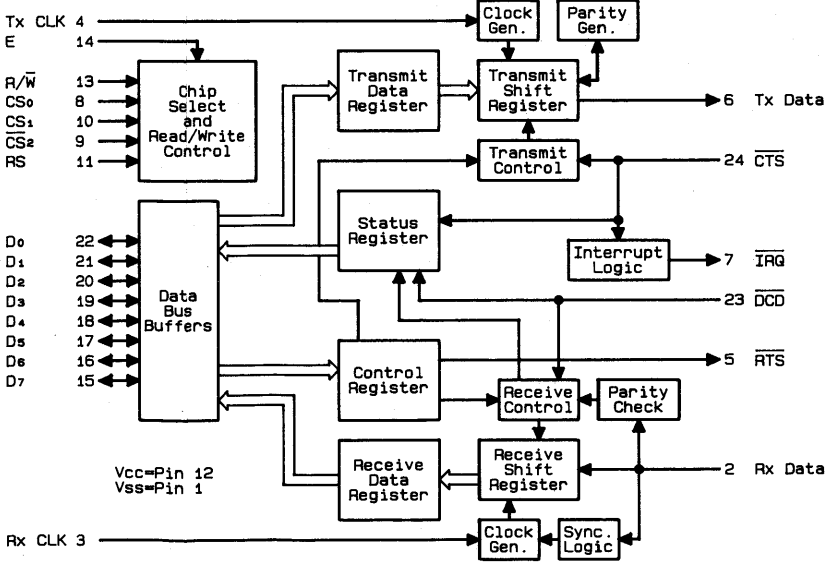
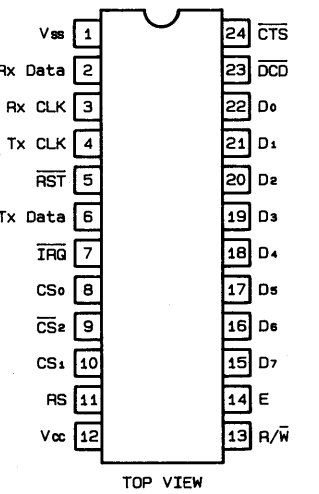
RESET IC
M51953AL



VOLTAGE
REGULATOR
M5F-7805L-01



ACIA
HD63B50P
(Asynchronous Communications
Interface Adapter)



TEST MODE

The A-880 is not provided with a test mode. When necessary to check the performance, follow the procedure below; may be required after troubleshooting.

Checking Switches and LEDs.

1. Press 4 mode-select buttons on the left one by one in any order: the LED in the last-pressed button should light.
2. Repeat the same for the three.
3. Set the machine to SCAN/MIX mode.
4. Press INPUT/BANK buttons one by one in any order: the LED in the last-pressed button should light.
5. In the same manner check the remainder.

Checking MIDI IN/OUT

Requirement

MIDI units (which can transmit MIDI note events) : A and B

Example : keyboard, sequencer, etc.

MIDI unit (which can receive MIDI note events) : C

Example : MIDI sound module, A-110, etc.

1. How to Set up testing patch.

There are two ways (a) and (b) to set up the testing patch shown in Fig. A

a) Initialization

NOTE

This way will overwrite the user data. When wish to protect the data, take the other way later.

1. Pressing [SIGNAL] and [MEMORY] simultaneously, switch the power on.
2. Wait until flashing INPUT and OUTPUT LEDs turn off, release the buttons. Patched data are now stored in memory 8-8.
3. Press the [MEMORY] to call the testing patched data in memory 8-8.

b) Manual (For preserving user data)

1. Pressing [INPUT/BANK 1] switch the power on.
2. Holding [SCAN/MIX], press [INPUT/BANK 2]; [INPUT/BANK 1] will flash and [INPUT/BANK 2] lights. Press [OUTPUT/NUMBER 1] so that only [OUTPUT/NUMBER 1] lights.
3. Press [INPUT/BANK 2] so that this switch button lights; Press [OUTPUT/NUMBER 2] so that only [OUTPUT/NUMBER 2] lights.
4. For [INPUT/BANK 3] to [INPUT/BANK 8], repeat step 3 respectively in the similar manner so that [INPUT/BANK] and [OUTPUT/NUMBER] switch have same number each other can light at same time.

2. Testing procedure

After the setting up is complicated, follow the testing procedure below.

1. Connect three MIDI units to the A-880 as shown in Fig. A.
2. Press [SIGNAL], this unit is now in the test mode. [NOTE: It is not necessary to touch any button on the A-880 during the testing.]
3. While feeding MIDI note events from A and B units, make sure that unit C is receiving the mixed note events of A and B. ([INPUT/BANK 1], [INPUT/BANK 2], [OUTPUT/NUMBER 1] and [OUTPUT/NUMBER 2]'s LEDs will light.)

検査仕様

A-880にはテストモードはありません。修理後のチェックは下記の要領に従って行ってください。

SW と LED のチェック

まず、左の4つのモード選択SWを任意の順に押すと、最後に押されたボタンのLEDが点灯します。次に[SCAN/MIX]モードを選び、8つの[INPUT/BANK]ボタンを任意の順に押すと、最後に押されたボタンのLEDが点灯します。また8つの[OUTPUT/NUMBER]ボタンを押すと、それぞれが独立して点灯と消灯の状態を行き来します。

MIDI 入力のチェック

用意するもの

MIDI 機器（ノート信号を送信できるもの） : A と B

例：キーボード、シーケンサー等

MIDI 機器（ノート信号の受信を確認できるもの） : C

例：MIDI 音源、A-110等

1. テスト・パッチの設定の仕方

図Aのように設定するには、2通りの方法(a)と(b)があります。

a) イニシャライズ

注

この方法では、ユーザーのデータを壊してしまいます。ユーザーのデータを壊したくない場合は、もう一つの方法で設定してください。

1. [SIGNAL] キーと [MEMORY] キーを押しながら電源を入れる。
2. LED の点滅が終了するまで待つ。Patched data are now stored in memory 8-8.
3. [MEMORY] キーを押して、メモリーの8-8（テスト用パッチ）を呼び出す。

b) 手動（ユーザーのデータを壊さない方法）

1. [INPUT/BANK 1] を押しながら電源を入れる。
2. [SCAN/MIX] を押したまま [INPUT/BANK 2] を押すと、[INPUT/BANK 1] が点滅し、同時に[INPUT/NUMBER 2]が点灯した状態になる。そこで、[OUTPUT/NUMBER 1] を押して、1のインジケーターだけ点灯させる。
3. [INPUT/BANK 2] を押して点灯した状態で、[OUTPUT/NUMBER 2] を押して2のインジケーターだけ点灯させる。
4. [INPUT/BANK] の3から8に対しても、同じ番号の[OUTPUT/NUMBER]を押して、押した番号のインジケーターを点灯させる。

2. テストの手順

テスト・パッチの設定が終了したら、次の手順で検査する。

1. 用意したMIDI機器(A,B,C)を、図Aのように接続する。
2. [SIGNAL] キーを押して、シグナル・モードにする。[注] シグナル・モードに入った後は、A-880を操作する必要はありません。]
3. AからのMIDI情報とBからのMIDI情報の混合されたものが、Cに出力されていることを確認する。(この時、[INPUT/BANK 1], [INPUT/BANK 2], [OUTPUT/NUMBER 1], [OUTPUT/NUMBER 2]のLEDが点灯する。)

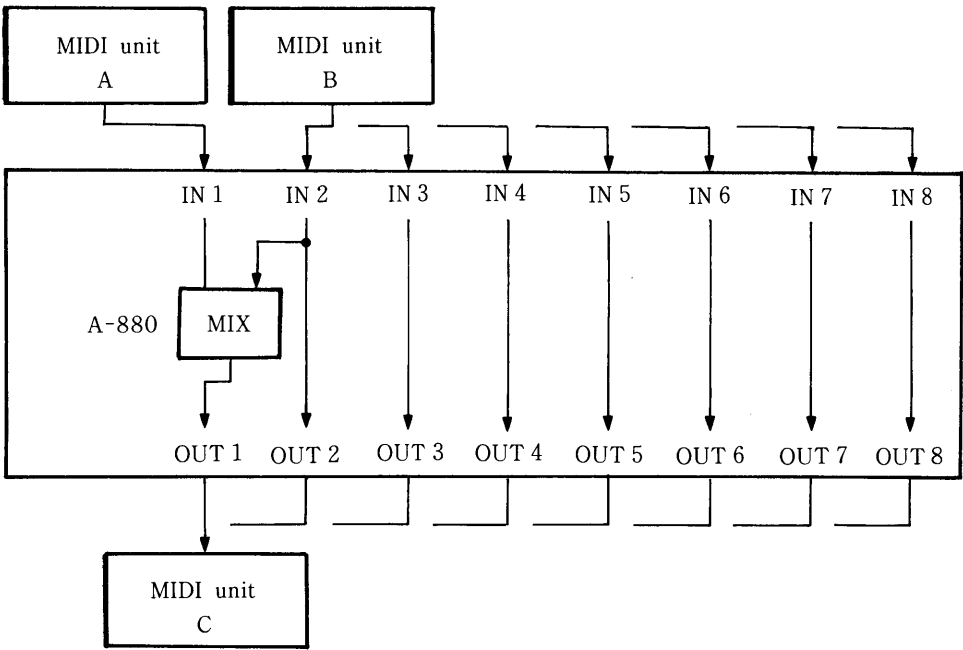
4. Shift C to OUT2 and make sure the C is now receiving the note events from the B only. ([INPUT/BANK 1], [INPUT/BANK 2], [OUTPUT/NUMBER 1] and [OUTPUT/NUMBER 2]'s LED will light.)
5. Shift the B to IN3 and shift the C to OUT3, make sure the B MIDI events is THRUed to the C. ([INPUT/BANK 1], [INPUT/BANK 3], [OUTPUT/NUMBER 1] and [OUTPUT/NUMBER 3]'s LEDs will light.)
6. In the same manner, check IN4-OUT4 and subsequent connections.

(In case of checking IN4-OUT4; [INPUT/BANK 1], [INPUT/BANK 4], [OUTPUT/NUMBER 1] and [OUTPUT/NUMBER 4]'s LEDs will light. In case of checking subsequent connections; [INPUT/BANK 1], [OUTPUT/NUMBER 1]'s LEDs and LEDs of [INPUT/BANK], [OUTPUT/NUMBER] where MIDI units (B and C) are connected will light.

4. CをMIDI OUT 2へ接続し、Bの情報が出力されていることを確認する。(この時、[INPUT/BANK 1], [INPUT/BANK 2], [OUTPUT/NUMBER 1], [OUTPUT/NUMBER 2]のLEDが点灯する。)
5. BをMIDI IN 3, CをMIDI OUT 3に接続して、Bの情報がTHRUされていることを確認する。(この時、[INPUT/BANK 1], [INPUT/BANK 3], [OUTPUT/NUMBER 1], [OUTPUT/NUMBER 3]のLEDが点灯する。)
6. 同じようにして、検査してください。

(例 MIDI IN 5, MIDI OUT 5にBとCを接続した場合
この時、[INPUT/BANK 1], [INPUT/BANK 5], [OUTPUT/NUMBER 1], [OUTPUT/NUMBER 5]のLEDが点灯する。)

Fig. A



NOTE: A-880 Testing Patch (in the figure above)

For testing, provide patch in either of the following two ways:

Initialization

This will overwrite the user data. When wish to protect the data, take the steps described later.

Pressing [SIGNAL] and [MEMORY] simultaneously, switch the power on; wait until flashing INPUT and OUTPUT LEDs turns off; release the buttons. Patched data are now stored in memory 8-8.

For testing while preserving user data

1. Pressing [INPUT/BANK] switch the power on.
2. Holding [SCAN/MIX], press [INPUT/BANK 2]; [INPUT/BANK 1] will flash and [INPUT/BANK 2] light; press [OUTPUT/NUMBER 1] (only this switch button lights among OUTPUT/NUMBERs).
3. Press [INPUT/BANK 2] so that this switch button lights; Press [OUTPUT/NUMBER 2] (only this switch button light among OUTPUT/NUMBERs).
4. For [INPUT/BANK 3] to [INPUT/BANK 8], repeat step 3 respectively in the similar manner so that [INPUT/BANK] and [OUTPUT/NUMBER] which have same number each other can light at the same time.

注

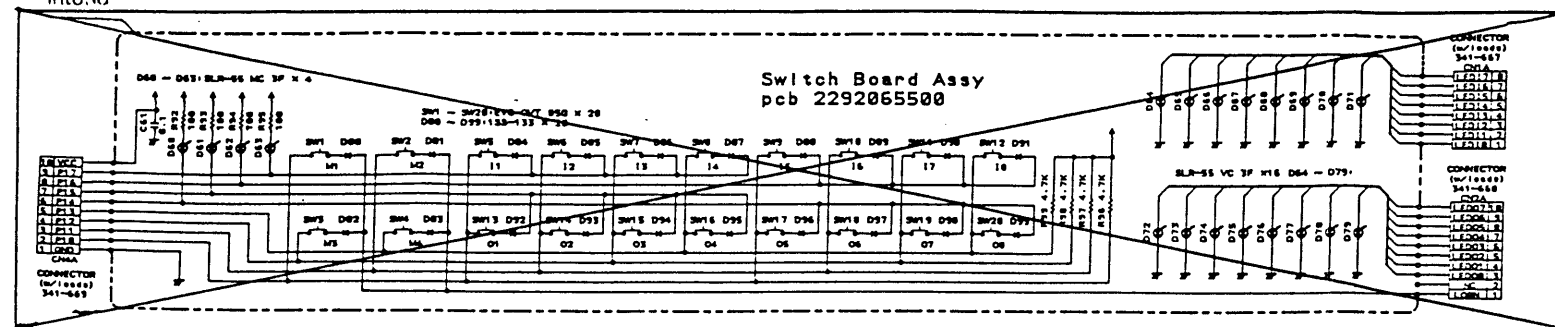
A-880のテスト用パッチングの設定方法

この設定は、A-880をイニシャライズ([SIGNAL]と[MEMORY]を押しながら電源を入れ、LEDの点滅が終了するまで待つ)すると、自動的にメモリーの8-8に格納されますが、ユーザーのデータを壊したくない場合は、次の操作を行ってください。

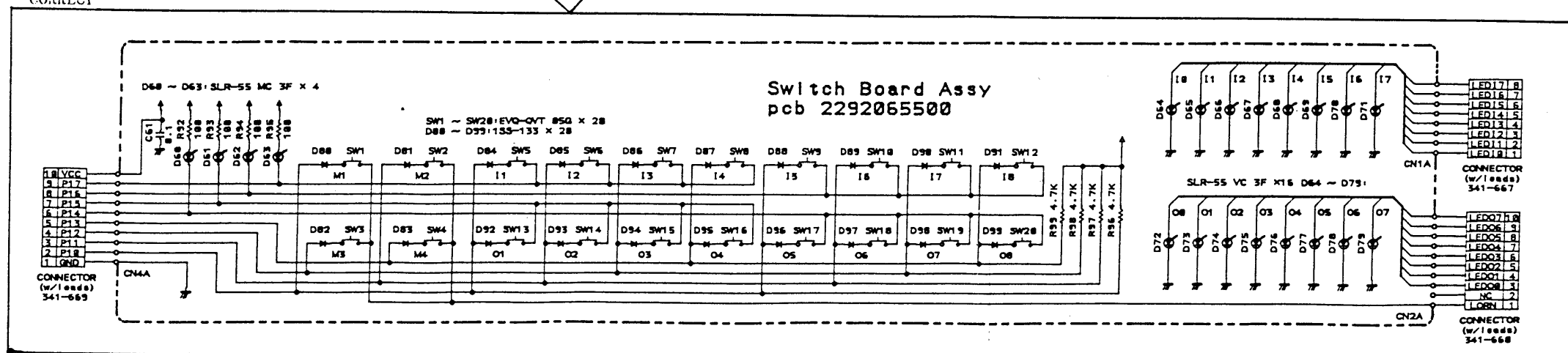
1. [INPUT/BANK 1] を押しながら電源を入れる。
2. [SCAN/MIX] を押したまま [INPUT/BANK 2] を押すと、[INPUT/BANK 1] が点滅し、同時に [INPUT/BANK 2] が点灯した状態になる。そこで、[OUTPUT/NUMBER] が1だけ点灯するように設定する。([OUTPUT/NUMBER] の1を押す)
3. [INPUT/BANK 2] を押して点灯した状態で、[OUTPUT/NUMBER] が2だけ点灯するように設定する。以下、[INPUT/BANK] の3から8に対しても、同じ番号の[OUTPUT/NUMBER]が点灯するように設定する。(同じ番号の[OUTPUT/NUMBER]を押す)

On the Switch Board

WRONG

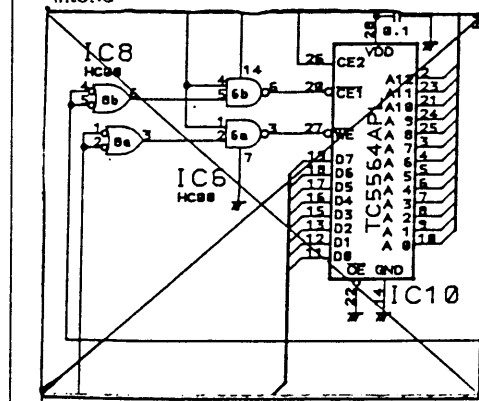


CORRECT

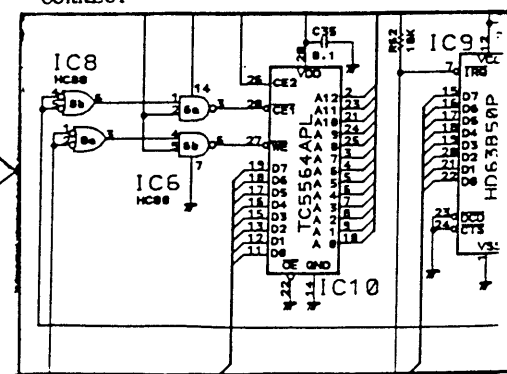


On the Main Board

WRONG

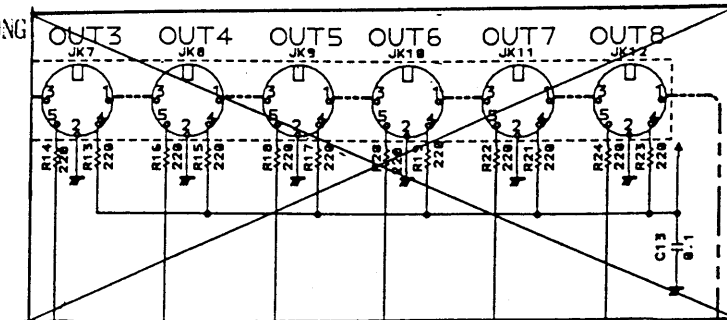


CORRECT

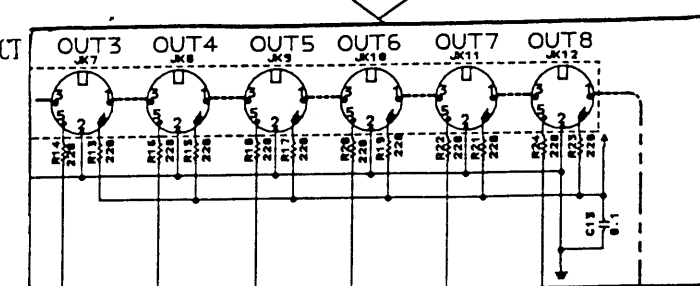


On the Jack Board

WRONG



CORRECT



SERVICE NOTES***Issued by RJA*****ERRATA & SUPPLEMENT / サービスノート正誤表 & 追加情報**
1996-10-16**A-880****ER00166**

Part number error. Please amend all existing service notes as follows.

/ パーツコードに誤記がありました。該当サービスノートを下記のように訂正して下さい。

Page 3 PARTS LIST / パーツリスト : MISCELLANEOUS / その他

WRONG / 誤: LITHIUM BATTERY (+3V) CR2032-1HS #12569410

CORRECT / 正: LITHIUM BATTERY (+3V) CR2032 #12569249S0