



CB16CE

SFANNXX - sterowanie RAMCART odczyt z adresu
 bit1 - zerowanie przerzutnika wyboru pamieci stanem 1 SFANN02 >LOWER
 bit2 - przelaczenie pamieci stanem 1 SFANN04 >UPPER
 bit3 - ustawienie przerzutnika SWITCH na odczyt - stan 1 SFANN08 CART READ
 bit4 - ustawienie przerzutnika SWITCH na zapis - stanem 1 SFANN10 CART WRITE
 bit5 - ustawienie przerzutnika na zakaz zapisu - stanem 1 SFANN20 PULSE WRITE
 bit6 - ustawienie przerzutnika na zakaz zapisu - stanem 1 SFANN40 PULSE WRITE DISABLE
 bit7 - zerowanie licznika adresow stanem 1 SFANN80 ADDR=0
 SFBXXNN - transfer danych na starszym bajcie adresu w zapisie do pamieci RAMCART

Sekwencja odblokowania zapisu seria odczytu spod adresow:
 read FA7400 - t
 FA4F00 - O
 FA7200 - r
 FA6900 - i
 FA0010 - WRITE UNBLOCK

LICZNIK KODU